

# 伝送線路解析シミュレータ



プリント配線基板、LSI パッケージ、DUT ボードなどの伝送線路回路のスパイスモデルを自動抽出し、回路シミュレーションをおこなって伝送線路の Signal Integrity 解析をおこなう。

1. 機器名称            伝送線路解析シミュレータ
2. 機器分類            Signal Integrity 解析
3. 担当部署            理工学部 電子情報工学科 (多田 研究室)
4. 装置担当者        多田 哲生
5. 導入年度            2004 年
6. 型式                TDA Systems 社製「IConnect」
7. 仕様・性能        TDR オシロスコープ (HP 社 54750A)  
IConnect TDR ソフトウェア
8. 機器の開放状況 (該当する区分を選択して下さい。)
  - ・ 有料で開放している。(2,100 円 / 1 時間)
  - ・ 共同研究利用の場合は無料
9. 利用上の注意点
10. 主な使用事例    高周波数ソケットの Signal Integrity 解析