

LSI テスタ



LSI（大規模集積回路）の評価、テストをプログラミングにより自動で行う。

1. 機器名称 **LSI テスタ**
2. 機器分類 LSI 自動試験装置
3. 担当部署 理工学部 電子情報工学科（多田 研究室）
4. 装置担当者 多田 哲生
5. 導入年度 2004 年
6. 型式 VTT 社製「V777 ロジックテスタ」
7. 仕様・性能 128ピン、10MHz
8. 機器の開放状況（該当する区分を選択して下さい。）
 - ・有料で開放している。（2,100 円／1 時間）
 - ・**共同研究利用の場合は無料**
9. 利用上の注意点
10. 主な使用事例 LSI の動作余裕度試験（Schmoo plot）,ファンクションテスト
論理 LSI、SRAM など